

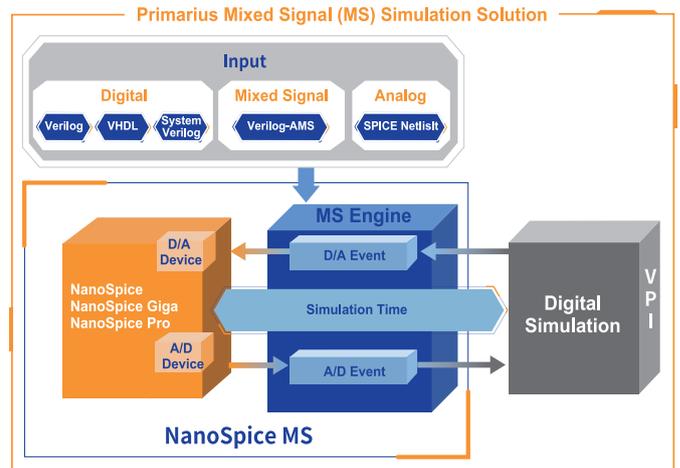
# NanoSpice MS

概伦电子  
PRIMARIUS

## 高性能混合信号仿真解决方案

### 产品简介

NanoSpice MS 是概伦电子基于 NanoSpice 系列仿真器研发的高性能混合信号仿真解决方案。该方案采用 VPI 接口 (Verilog Programming Interface) 和高效同步算法, 支持 NanoSpice 系列仿真器与数字仿真器通过 Verilog、VHDL 和 System Verilog 语言进行数据实时数据交互和协同仿真。凭借 NanoSpice 系列仿真器特别是 NanoSpice Giga 和 NanoSpice Pro 在晶体管级电路仿真的性能优势, 极大地提高了混合信号仿真与验证效率, 实现高性能、大容量、超快速的混合信号仿真。



### 产品优势

#### 仿真加速

- 利用 NanoSpice 系列仿真器在晶体管级电路仿真方面的性能优势, 提高混合信号仿真速度、扩大混合信号仿真容量

#### 易使用

- 设置简单、易于使用: 可方便快捷地由已有流程切换到 NanoSpiceMS 方案

### 技术规格

- 支持 VerilogAMS 混合信号仿真流程
- 支持多核、多线程仿真以加快仿真验证速度
- 支持 save-restore 功能, 进一步加快混合信号仿真速度
- 自动输出数模接口信号与端口报告, 方便用户调试接口问题
- 支持 Verilog/VHDL/SystemVerilog-SPICE 混合信号仿真流程

### 产品应用

- 混合信号电路与系统仿真
- 支持 PLL, Serdes, PMIC, MCU, Flash 和其它 SoC 设计

### 应用实例

| 案例类型                    | 其它产品信息  | NanoSpice MS | 加速比  |
|-------------------------|---------|--------------|------|
| CDR<br>(Verilog on Top) | 4h2min  | 10min        | 24X  |
| DDS<br>(SPICE on Top)   | 2h24min | 1h15min      | 1.9X |
| PLL<br>(SPICE on Top)   | 9h51min | 5h46min      | 1.7X |