

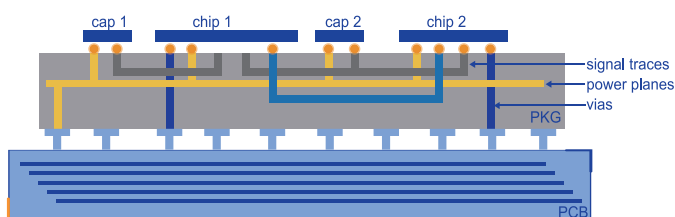
NanoSpice 信号完整性分析解决方案

产品简介

NanoSpice SI 提供了快速、精准的信号完整性解决方案，可以解决抖动、串扰、响铃、地面反弹，和由于封装空间缩紧和时钟频率增加而产生的噪声问题。

借助各类信号完整性模型和分析支持，设计师可以快速、准确地预测此类条件下各种信号完整性问题。

芯片、封装和 PCB 级信号完整性设计

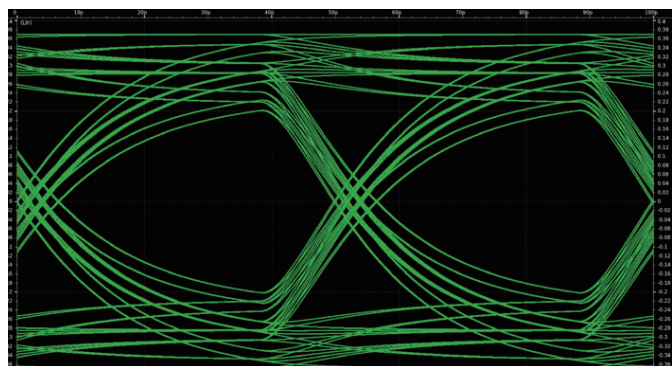


产品优势

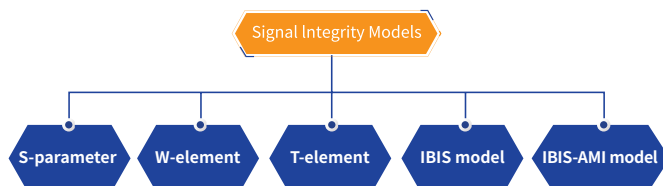
- 支持各类信号完整性仿真的模型与元器件
- 支持多达 1000+ 端口的 S 参数，时域精度已得到验证
- 优越的仿真性能

产品应用

- 芯片封装协同仿真
- 高速串行接口的噪声 / 抖动 / 串扰分析
- 存储芯片的封装、电路板与供电网络协同仿真



信号完整性模型



技术规格

- S 参数分析
 - 提取通用多端口网络的小信号 S 参数
- 统计眼图分析
 - 高速串行接口
 - 快速、准确地评估眼图和误码率
- AC/Tran 分析
- 输电线路模型：W-element 和 T-element
- 支持 S 参数模型
- 支持 IBIS 和 IBIS-AMI 模型

软件规格

测试案例	电路器件	其它产品信息	NanoSpice SI	加速比
case1	210-port S-element IBIS element	79200	22042	3.59X
case2	210-port S-element IBIS element	183600	36026	5.10X
case3	210-port S-element IBIS element	3600	513	7.02X
case4	190-port S-element IBIS element	8108	2165	3.75X
case5	179-port S-element	8953	1817	4.93X
case6	728-port S-element IBIS element	138593	45161	3.07X
case7	36-port S-element	263	96	2.74X